**Esercizio 8**

A partire dall’implementazione fornita di un processore operante secondo il modello IJVM,

1. si proceda all’analisi dell’architettura mediante simulazione e si approfondisca lo studio del suo funzionamento per due istruzioni a scelta,
2. si modifichi un codice operativo a scelta, documentando tutte le modifiche effettuate,
3. (opzionale) si descriva il funzionamento del processore in merito alle istruzioni di input/output,
4. (solo ove possibile) si sintetizzi il processore su FPGA.